# Abrasion-resistant magnetic recording disk

Patent Number:

<u>US4689260</u>

Publication date:

1987-08-25

Inventor(s):

BRISKA MARIAN (DE); HINKEL HOLGER (DE); ELSNER GERHARD (DE)

Applicant(s):

IBM (US)

Requested Patent:

**I** JP61129732

Application Number: US19850782839 19851002

Priority Number(s):

EP19840113055 19841031

IPC Classification:

G11B5/68; G11B5/82

EC Classification:

G11B5/704, G11B5/708, G11B5/855

Equivalents:

DE3470811D, EP0179934, B1, JP1634185C, JP2059523B

#### Abstract

A magnetic recording disk comprises a magnetic layer consisting of a binder and magnetic particles, a silicon substrate and abrasion-resistant material formed on the silicon substrate. The abrasion-resistant material is in the form of elevations which protrude from the silicon substrate and whose surface is coplanar with the surface of the magnetic layer. The abrasion-resistant elevations are formed on the substrate in a predetermined uniform distribution either after the surface of the substrate has been blanket doped and/or covered with a layer comprising aluminum as a main component, by tempering and optionally oxidizing; or after the surface of the substrate has been selectively doped, by etching off the undoped regions of the surface of the substrate.

Data supplied from the esp@cenet database - I2

⑩日本国特許庁(JP)

⑪特許出願公告

#### ⑫ 特 許 公 報(B2) 平2-59523

®Int. Cl. 5

識別記号

庁内整理番号

❷❸公告 平成 2年(1990)12月12日

G 11 B 5/66 5/84

7177-5D 6911 - 5D

発明の数 2 (全10頁)

◎発明の名称 磁気デイスク及びその製造方法

②特 顧 昭60-177788

JP-A 61-129732

閉 昭61-129732 包公

頤 昭60(1985)8月14日 **22**出

❸昭61(1986)6月17日

優先権主張 @1984年10月31日@欧州特許機構(EP)@84113055.2

@発 明 者

マリアン・ブリスカ ドイツ連邦共和国7407ロッテンブルク、ゴーテシュトラー セ2番地

個発 明 者

ゲルハルト・エルスナ ドイツ連邦共和国7032ジンデルフインゲン、フェルドベル クシユトラーセ67番地

ホルガー・ヒンケル ドイツ連邦共和国7030ペープリンゲン、ザイジッグペーク

13番地 インターナショナル アメリカ合衆国 10504 ニューヨーク州 アーモンク

ビジネス マシーンズ (番地なし)

コーポレーション 四代 理 人 弁理士 岡田 次生

審査官

⑫発 明 者

御出 顧 人

外1名

相馬 多美子

**國參考文献** 特開 昭61-29414 (JP, A) 特開 昭56-13518 (JP, A)

特開 昭61-123016 (JP, A)

1

### 切特許請求の範囲

1 シリコン基板と、該基板上に塗布され、パイ ことを特徴とする磁気ディスクの製造方法。 ンダ、磁気粒子、および耐壓耗性材料より成る磁 気層とを有する磁気ディスクであつて、該耐摩耗 性材料は該基板の表面から所定の均一な分布で突 5 き出した複数の突起より成ることを特徴とする磁 気デイスク。

2 シリコン基板上にバインダ及び磁気粒子を含 む層を付着して成る磁気ディスクの製造方法にお いて、

アルミニウムを主成分として含む層を焼きもど しによつて該基板の表面に設けた後、或いは該基 板の表面をエッチ・オフによつて選択的にドープ した後、所定の均一な分布を示すように突起を生 成し、

該パインダ及び磁気粒子を含む層を該基板上に 付着し、

該付着した層の硬化後に該突起の頂点が露出す

2

るように該層を研摩する、

## 発明の詳細な説明

〔産業上の利用分野〕

本発明は、シリコン基板上に、バインダ、磁気 粒子、および耐摩耗性材料を含む磁気層を付着し た磁気デイスク、及びそのような磁気デイスクの 製造方法に関するものである。

#### 〔開示の概略〕

シリコン基板 1上にパインダ、、磁気粒子およ 10 び耐摩耗性材料を含む磁性体層を設けた磁気ディ スクであつて、その耐摩耗性材料は、シリコン基 板1に接続され且つその上に突き出した突起3, 13,23の形をしており、基板表面上で予め定 15 められた一様な分布を示し、その突起の表面はパ インダと磁気粒子からなる層5の表面と同一平面 上にある。そのデイスクは、基板1の表面にアル ミニウムを主成分として含む層2,8,11を焼

きもどしによつておよび任意選択として酸化によ つてプランケット・ドープないし被覆した後、ま たは基板 1 の表面の未ドープ領域のエッチ・オフ によつて基板 1 の表面に選択的にドープした後、 起3,13,23を形成し、パインダと磁気粒子 からなる層もをスピン・コーテイングによつて塗 布し、硬化させ、突起3,13,23の頂点が露 出するまで研摩することによつて製造される。

〔従来技術〕

現在使用されている大容量磁気デイスクは、好 ましくはアルミニウム、アルミニウムーマグネシ ウム、またはシリコン製の基板と、基板上に付着 された好ましくは厚さlumの磁気粒子充てん樹脂 タート/ストップ時にデイスク上を摺動するセラ ミツク材料製の硬い磁気へツドの作用に抵抗でき るようにするため、樹脂には層の体積に対して約 2%の体積の酸化アルミニウム粒子が追加充てん される。実際には、磁気ヘッドは直接樹脂上では 20 なくて、サポートとして働く酸化アルミニウム粒 子上を摺動する。このような付着は、樹脂基材中 の酸化アルミニウム粒子の粘着力が非常に大きい 場合には、原則としてすべての要件を充たすはず スクの操作中、酸化アルミニウム粒子の剝落がし ばしば見られる。この剝落の結果、デイスクは酸 化アルミニウム粒子が剝落したすべての場所でよ り大きな摩耗を受け、ディスク表面にある硬い酸 の摩耗を促進し、最後には、磁気デイスクと磁気 ヘッドからなるシステムが早く故障することにな る。この問題は、デイスク生産終了後の機能テス トで早くも現われ、あるいは顧客がデイスクを使 れまで生産に対する重大な障害となり、保守コス トを引き上げていた。

#### 〔発明が解決しようとする問題点〕

したがつて、本発明は、基板上に付着された、 バインダ、磁気粒子および耐摩耗性材料からなる 40 磁気層を含み、磁気ヘッドがデイスク上を摺動す る場合でも耐摩耗性材料が固く固着されたままで ある磁気デイスクを提供すること、および工場生 産において最低の価格で精密な公差を維持しなが

4

ら、かかる磁気デイスクを製造することができる 方法を提供することを目的とするものである。 〔問題点を解決するための手段〕

本発明によれば、突起が基板から直接に、また 基板 1 上に予め定めた均一な分布を示すように突 5 は基板に固く接着された層から成長し、したがつ て最適の形で固着される。こうして、磁気ヘッド によって耐壓耗性材料が磁気層から剝落せず、そ の結果耐摩耗性材料の粒子が磁気ディスク表面に たまらず、また磁気層がより大きな摩耗を受けな 10 い。その上、既知の磁気デイスクとは違つて、そ の突起はデイスク表面と平行な丸い先端ないし表 面を持たず、そのため磁気ヘッドを損傷すること はない。突起の数は、10°~10°c4のオーダーで多 いように思われるが、突起の断面積が基板表面に からなる磁気層を含んでいる。磁気デイスクがス 15 比べて小さいため、突起があるのは基板表面のご く一部分であり、その大部分は平滑なので、磁気 層の平滑さを損わないと考えられる。突起がシリ コンからなる場合には特にそうであるが、それが 酸化物、例えば酸化アルミニウムからなる場合で も、少くとも従来の磁気ディスクに使用されてい た酸化アルミニウム粒子の硬さと同じ硬さとな る。必ずしもシリコン基板は磁気デイスクに機械 的安定度を与える必要がない。すなわち必ずしも 大きな厚さにする必要がなく、実際には、薄い層 である。しかし、実際にはそうはいえない。ディ 25 の形でも利用できる。例えば、アルミニウムまた は例えばアルミニウムーマグネシウムなどのアル ミニウム合金の基板に陰極スパッタリングによつ て塗布したものが使用できる。

シリコン基板が単結晶性シリコン・ウエハから 化アルミニウム粒子がデイスク表面と磁気ヘッド 30 なる場合、1cm当り5×101個のアルミニウム原 子を含むピラミッドの形で突起を設けると有利で ある。

### 〔作用〕

本発明にもとづく磁気デイスクの有利な実施例 用する際に現われる。したがつて、この問題はこ 35 では、頂部が尖つたスパイク形の酸化アルミニウ ム突起がシリコン基板から突き出し、このシリコ ン基板の残りの部分が酸化アルミニウム層で被覆 され、磁気層中のパインダがそれと極めて強く接 着している。

> 本発明にもとづく方法は、部分的に知られてお り、例えば半導体産業で使われている工程段階と 装置を使用するもので、したがつて経費を抑える ことができる。一方、こられの工程段階と装置を 使用して、本発明の目的を達成できることは自明

(3)

ではなかつた。本発明にもとづく方法を用いて、 部分的に知られている工程段階を新規な形で組み 合せることによつて始めて驚くべき有利な結果が 得られた。

本発明にもとづく方法は、シリコン基板の表面 5 をホウ素でドープし、薄いアルミニウム層で被覆 し、続いて約350℃で硬化させて基板上にアルミ ニウムのスパイクを成長させ、アルミニウム・ス パイクとアルミニウム層を陰極酸化して酸化アル ミニウム・スパイクと酸化アルミニウム層を成長 10 させ、パインダと磁気粒子からなる層を成長させ た後に、スパイク点が露出するまで研摩を行なう と、有利である。ホウ素のドーピングはアルミニ ウム・スパイクを成長させ、それらを均一に分布 させるための条件である。ドーピングの厚さによ 15 が製造される。 つてアルミニウム・スパイクの表面密度が決ま る。

本発明によって開示される方法の第2の有利な 実施例では、シリコン基板にヒ素をドープし、予 め定めた厚さの薄い表面層を形成し、表面層の上 20 に絶縁層を塗布し、その層に予め定めた数の重イ オンを注入し、続いてその層の重イオン・トレー スの領域を選択的にエッチ・オフし、こうして出 きた穴を通してヒ素でドープされた表面層を選択 ヒ素でドープされた材料をエッチ・オフする。

本発明によって開示される方法の第3の有利な 実施例では、単結晶性シリコン基板を、シリコン を含むアルミニウムで、またはアルミニウムとシ で焼きもどし、冷却してシリコン・ピラミッドを 形成し、シリコンの量、付着層中のシリコンの分 布、焼きもどし時間および冷却時間によって正し い高さのシリコン・ピラミッドの数を制御し、最 ピラミッドを露出させる。

### 〔発明の効果〕

本発明にもとづく方法の上記の実施例では、余 分なマスキング・ステップや工程の選択性を保証 するためのその他のステップなしに、突起の必要 40 な厚さと均一な分布が有利に実現される。正しい 突起の密度と分布は、簡単なテストで容易に実施 できる工程パラメータの決定によつて実現され る。すなわち本発明の方法は、全く複雑でないば

かりか、起こり得る誤りをかなり減らすこともで き、その上、方法の再現性を損わずにより精密な 製造公差をもたらすことができる。

### 〔実施例〕

本発明にもとづく磁気デイスクでは、耐摩耗性 材料は各図における3,13,23のような突起 の形をしており、それらのパインダと磁気粒子を 含む層5を載せたシリコン基板1の表面から突出 し且つその基板に接続されている。

基板 1 上に突起を焼きもどしによつて予め定め た分布となるように成長させ、またはドーピング 度の違いを利用して基板 1 の表面の選択的エッチ ングによつて生成し、続いてパインダと磁気粒子 の混合物を塗布することによつて、磁気ディスク

次に、本発明によつて開示される磁気ディスク の様々な実施例、および本発明にもとづく方法の 様々なパリエーションによるそれらの製造につい て詳しく説明する。

本発明にもとづく磁気デイスクおよび本発明に よつて開示される方法の1実施例にもとづくその 製造について、第1A図乃至第1D図を参照しな がら説明する。

本発明にもとづく磁気デイスクのこの実施例で 的にホウ素でドープし、絶縁層および残つている 25 は、耐摩耗性材料は、基板表面上に成長した非常 に硬い材料からなるスパイクの形である。 基板 1 はシリコン製であり、これはシリコン板とするこ とができ、また基板例えばアルミニウムあるいは ・アルミニウム・マグネシウムなどのアルミニウム リコンで次々に被覆し、次に不活性気体雰囲気中 30 合金製のデイスク上に好ましくは陰極スパツタリ ングによつて付着された薄い層とすることができ る。シリコン基板 1 の表面に、表面濃度が1018~ 1020/02となるようにホウ素をドープする。続い て、シリコン層 1 の上に厚さ100~1000umのアル 後にアルミニウムをエツチ・オフしてシリコン・ 35 ミニウム層2を付着する。第1A図は、この製造 段階における構造の一部分を示したものである。 次に350~400℃の温度で焼きもどしステップを実 施して、アルミニウム層2からアルミニウム・ス パイクを成長させ、その層上に均一に分布させ る。その密度は好ましくは100μポ当りスパイク I個のオーダとするとよいが、基板 Iのホウ素ド ーピング度によつて決まる。 1 cil 当りホウ素原子 1018~1020個という所与の範囲では基板上のアル ミニウム・スパイクの密度は、6倍の範囲で変わ

. 7

8

る。焼きもどし時間によつて、アルミニウム・ス パイクの高さが決まる。望ましい高さは約1~ 2µmである。次の工程段階では、例えば五ホウ酸 アンモニウムのエチレングリコール溶液からなる 電解液中で約20ポルトの電圧で正電位のアルミニ 5 ウムを処理して、アルミニウム層2とアルミニウ ム・スパイクを陰極酸化する。第18図は陰極酸 化後の構造、酸化アルミニウム・スパイク3およ びアルミニウム層 2 から生成した酸化アルミニウ ム層4を示したものである。第18図の構造上 10 に、スピン・コーテイングによつてパインダと磁 気粒子からなる層5を塗布し、続いて硬化させ る。層5中のパインダ5は、好ましくはエポキシ 樹脂、典型的にはピスフエノールAーエピクロル 好ましくは?-Fe<sub>2</sub>O<sub>3</sub>である。

層5の厚さは、酸化アルミニウム・スパイク3 をほぼ覆うだけの厚さである。第1C図は、この 段階で得られる構造を示したものである。この最 露出し、少し研摩されるまで、層5が研削され る。こうして製造した完成磁気デイスクの部分断 面図を第1D図に示す。

大雑把なホウ素ドーピング・ステップによつて ピングの程度に応じて正しい密度にすることがで きることが、本方法の特別な利点である。この方 法のもう一つの利点は、有利な特性を全く失わず に、非常に様々な基板上に磁気層を付着できるこ とである。第1D図に示した本発明にもとづく磁 30 気デイスクの実施例では、耐摩耗性コンポーネン トは既知のデイスクと同じ材料でできているが、 既知のディスクの場合よりもずつとしつかりと固 着されている。特殊な製造方法のために、この耐 摩耗性材料は硬さを失わない。実際に、**酸**化アル 35 ミニウム・スパイクのモース硬度は、9にまで達 する。

本発明によって開示される磁気デイスクの第2 の実施例を作成するには、アルミニウムとシリコ ンからなる層またはアルミニウム層とシリコン層 を単結晶性シリコン基板上に付着し、続いて焼き もどし再度冷却して、基板表面にシリコン(1cd 当り5×1018個のアルミニウム原子で飽和)を小 さなピラミツドの形にエピタキシヤル付着させ

る。アルミニウムをエツチ・オフした後、パイン ダと磁気粒子の混合物を層として塗布し、続いて 硬化させ、最後にピラミッドの上面が露出するま で研摩する。シリコンのプランケツト付着はな く、結晶核の生産傾向が高いシリコン結晶の活性 中心のみで付着が行われる。活性中心の密度すな わちピラミッドの表面密度は容易に制御でき、例 えばマスクを使つた選択的工程段階を用いて基板 を処理する必要はない。表面密度は、基板に塗布 する材料中でのシリコン分布を左右することによ つて制御される。一般的注意について述べる前 に、活性中心の形成に関する説明を行うことにす

温度が約450℃のとき、固体アルミニウム中で ヒドリン型のエポキシ樹脂である。磁気粒子は、15 のシリコンの飽和濃度は1.2重量%である。577°C では、アルミニウム中でのシリコンの飽和濃度は 0.4%だけ高くなり、約1.6重量%となる。AlSi系 共融点は577℃である。この温度のとき液相中の シリコン濃度は12重量%にまで増加することがで 後の工程段階で酸化アルミニウム・スパイク点が 20 きる。焼きもどし後にシリコンで飽和されたアル ミニウムを冷却すると、シリコンが析出する。基 板表面に活性中心があれば、冷却をゆつくり行な つた場合、これらの活性中心で優先的にシリコン がエピタキシヤル付着する。冷却速度を増すにつ アルミニウム・スパイクを均一に分布させかつド 25 れて、ますます多量のシリコンが金属間化合物を 構成する微結晶の形でアルミニウム中に残る。シ リコン領域に隣接するアルミニウムが、そのシリ コン含量が少くとも部分的に飽和濃度以下になる 温度にまで加熱されると、隣接するシリコン領域 を溶かしてシリコン含量を飽和濃度にまで増大さ せる傾向がある。単結晶性シリコン基板からシリ コンが溶出するすべての場所に活性中心が形成さ れる。基板装面上での活性中心の分布は統計的 (均一) であり、その数はシリコン基板に隣接す るアルミニウム中でシリコン濃度が飽和温度より もどれだけ低いかによつて決まる。したがつて、 基板上の材料の組成と構造によって活性中心の数 を左右することができる。大部分の活性中心は、 塗布される材料が純粋なアルミニウムからなる場 40 合に形成される。(ただし、その場合ピラミッド の成長のために利用できるシリコンの量は少量で ある。) まずアルミニウム層を塗布し、続いてア ルミニウムを飽和させるのに充分なシリコンを含 むシリコン層を塗布すると、焼きもどし中に非常 (5)

に多数の活性中心が形成される。一方、アルミニ ウムとシリコンを、焼きもどし温度でアルミニウ ムがシリコンで飽和されるような比で同時に付着 すると、非常に僅かな活性中心しか形成されな い。まず、アルミニウム層の厚さのほぼ半分の厚 5 さだけアルミニウム層を塗布し、続いてアルミニ ウム全体を飽和させるのに充分なシリコンを含む シリコン層を塗布し、最後に残り半分のアルミニ ウム層を塗布すると、この両極端の中間の数の活 性中心が得られる。すなわち、シリコン基板への 10 アルミニウムとシリコンの付着をうまく制御する ことによつて、活性中心の数を、したがつて成長 するシリコン・ピラミッドの数を、ピラミッドの 表面密度が100~10000/citの所期の値となるよう ンを塗布する際の精密なパラメータは、簡単なテ ストで決定できる。

次に、第2A図乃至第2D図および第3A図乃 至第3E図を参照して、上記の2つの極端な場合 ツドの形成およびそれに続く磁気ディスクの製造 について考察する。

好ましくは(100)の配向方向をもつシリコン 基板 1 上に、アルミニウムおよび塗布材料総量に 蒸着させる。第2A図は、こうして得られる構造 の一部分を示したものである。続いて、不活性気 体雰囲気中で400~480℃の温度で焼きもどしを行 う。第2B図に示すように、このプロセスで比較 た冷却(~5℃/分)の間に、シリコン基板1上 の活性中心 12 が形成されたすべての場所に、比 較的大きなピラミツド13がエピタキシヤル成長 する。さらにピラミッド13の傍にずつと低いピ ラミッド13′を成長させることも可能である。35 を除去した後の構造の一部分を概略透視図として こうして得られる構造を第2C図に示す。次の工 程段階では、好ましくは硝酸と塩酸とリン酸を含 む酸混合物を用いて層11を除去し、基板1とビ ラミッド13, 13'の表面を露出させる。第2 D図は、こうして得られた構造の一部分を透視図 40 ン・コーテイング中の樹脂の流動に対する影響が として示したものである。第2E図の透視断面図 にも、パインダ例えば好ましくはエポキシ樹脂と 磁気粒子例えば 7 ーFe<sub>2</sub>O<sub>3</sub>からなる層 5 を付着さ せ、続いて硬化し、最後に層5とシリコン・ピラ

ミツドの表面が同一平面上になるまで研摩した後 の磁気デイスクの一部分が示してある。第2日図 の磁気ディスクは、シリコン・ピラミッドの数が 比較的少ない一方の極端な例を組み込んだもので ある。次に第3A図乃至第3E図を参照しなが ら、もう一方の極端な場合について考察する。

第3A図は、シリコン基板1にアルミニウム層 6を付着させ、その上に薄いシリコン層7を付着 した構造の一部分を示したものである。層6と7 の厚さの比に応じて、層7中のシリコン重量は、 アルミニウムとシリコンの合計重量の約1.2%に 達する。こうして得られた構造を400~480℃の温 度に加熱し、焼きもどしする。このプロセス中に シリコンが層7からアルミニウム層6中に拡散 に制御することができる。アルミニウムとシリコ 15 し、アルミニウムとシリコンを含む層 8 を形成す る。

この焼きもどしプロセスの始めに、シリコン基 板1との境界にあるアルミニウムはシリコンを含 まず、シリコン基板1のシリコンはアルミニウム について、シリコン基板上でのシリコン・ピラミ 20 によつてしきりに溶かされて、多の活性中心 1 2 が得られる。焼きもどしの結果を第3B図に概略 断面図として示す。続いてこの構造を放置してゆ つくりと(~5℃/分)冷却させると、層8から シリコンが活性中心 12にエピタキシャル析出し 対して約1.2重量%のシリコンからなる層11を 25 て、小さなシリコン・ピラミッド13が形成す る。(第30図参照) シリコン・ピラミッド13 の高さは活性中心の数と焼きもどし時間および冷 **却時間の他に、層8中のシリコンの絶対量にも依** 存する。最大可溶量(固体アルミニウム中での飽 的少数の活性中心12が形成される。ゆつくりし 30 和濃度)には、焼きもどし温度の如何にかかわら ず、1.6%の上限があるので、利用できるシリコ ンの量は、層 8 および 7 を塗布する厚さのみによ つて左右され得る。

> 第3D図は、例えば上記の混合物を使つて層8 示したものである。続いて、バインダ、好ましく はエポキシ樹脂と磁気粒子例えば7ーFe2Osから なる層5を、基板表面にスピン・コーティングす る。ピラミッドの斜面がなだらかであると、スピ 特に低いため、特に有利である。次に層5を硬化 させ、層5の表面がシリコン・ピラミッド13の 表面と同一表面上になるまで研摩する。こうして 完成した磁気デイスクを第3E図に概略断面図と

(6)

12

して示す。

第2E図および第3E図において、シリコン・ ピラミッド 13 は実際には基板 1の一部分であ る。耐摩耗性材料に対する固着の改善は実現でき であり、必要な場合には、表面上のシリコンを Si,N,に変換することによつて増加させることが できる。第1D図にもとづく構造の場合と同様 に、シリコン基板は突起すなわち第2E図および 第3E図のシリコン・ピラミッド 13を除いては 10 平滑であり、したがつて磁気層に対する欠陥はな いと期待される。

次に第4A図乃至第4F図を参照しながら、本 発明にもとづく磁気ディスクの別の実施例につい しているが、上記の方法とはかなり異なる方法に 従つて作成される。

プロセスは、ホウ素ドーピング度の低いシリコ ン基板 1 から始まる。シリコン基板 1 は、シリコ ンディスクとすることができ、また好ましくはア 20 でドープされた層 1 7に130KeVのエネルギで 1 ルミニウムまたは例えばアルミニウム・マグネシ ウムなどのアルミニウム合金からなる基板に例え ば陰極スパツタリングによつて付着したシリコン 層とすることもできる。シリコン基板1に、約 1µmの深さで 1 cd当り1017個のヒ素原子というヒ 25 て、高温焼きもどしステップによつて、ホウ素イ 素ドーピングでブランケット付着する。ドーピン グは拡散法またはイオン注入法で実施することが できる。こうして得られた構造を、わかりやすい ようにするため一面だけをヒ素でドープしたもの の一部を、第4A図に概略断面図として示す。た 30 らの場合にはホウ素再分配のための高温焼きもど だし、ヒ素でドープした層には参照番号 17をつ けてある。層17の上に、絶縁材料層18を塗布 する。これは好ましくはポリイミドにすると、ア ルカリ性溶媒中でのエッチングの再現性が高いの で有利である。 **層 1 8** の厚さは、 2~3μmであ 35 し、N<sup>+</sup>領域を完全に除去する。P<sup>+</sup>ドープ領域が る。

第4B図は、こうして得られた構造を示したも のである。層18にエネルギが5~20MeVの高 エネルギの重イオン18を衝突させる。こうして エッチング速度が局部的に増大する。このエッチ ング速度の局部的増大は、絶縁材の場合のみに現 われると思われる。これは、通常のイオン注入の 場合とは異なる。損傷機構である。その下のシリ

コンは損傷を受けない。将来の工程段階でシリコ ン基板上に所期の突起密度を実現するため、 10<sup>5</sup>/cdのオーダーのXe<sup>+</sup>イオンを層18に衝突 させる。例えばマスクを設けるなど、層18上で ない。ピラミッド13の硬さは、かなりの大きさ 5 トラック20の均一な分布を得るための手段は不 必要である。実際には、Xe<sup>+</sup>イオンピームを、層 18の上で各領域が同じ時間だけイオンピームに あたるような高さの所に導く。このプロセスによ つて、層18の上でトラック20の均一な分布が 実現される。第4C図は、照射後の構造を示した ものである。

次の工程段階では、層18のトラツク20の範 囲を選択的にエッチする。層18がポリイミドか らなる場合、好ましくは1~2モルのKOH溶液 て考察する。これは上記の各実施例と極めて類似 15 を使つてエッチングを行う。このエッチングは再 現性が大きく、エッチング溶液の種類に応じて、 直径が0.5~1μmの連結した溝が得られる。こう して得られた構造を第4D図に示す。次に、溝2 1のある暦18を注入マスクとして使つて、ヒ素 ci当り約1016個のホウ素原子をプランケット注入 する。注入後の構造を、第4D図に断面図として 示す。

イオン注入後、層18を完全に除去する。続い オンが注入された場所でホウ素イオンの再分配に よつてPtドーピングの領域を生成する。アルミ ニウムまたはアルミニウムーマグネシウムからな る基板上にシリコン基板が付着された場合、これ しが起こらないため、20~260KeVの範囲内で連 続的に変化するエネルギでホウ素注入が行われ る。次にエチレンジアミン10に対してピロカテ コール1を含む熱溶液中でディスク基板をエツチ 残って、基板上に均一に分布する突起23のマト リックスができる。湿式エッチングでは突起23 が作用を受けて丸い斜面をもつようになり、その ため完成磁気ディスク中でのその耐摩耗性が増大 層18中に潜在トラックが生成し、それに沿つて 40 し、その後のスピン・コーテイングの際に磁気粒 子を含む混合物の流動特性にとつて有利である。 好ましくはエポキシ樹脂とγーFe<sub>2</sub>O<sub>2</sub>からなる層 5をスピン・コーティングによつて塗布し、それ を硬化させ、その表面が突起23の頂点と同一平

**(7)** 

面上になるまで除去すると、磁気ディスクが完成 する。第4F図に、この磁気デイスクの一部分を 示す。

この最後に述べた方法は、基板を基板に付着さ でき、精密に高さが同じシリコン突起が生成する ので高さの差を補償するための研削が不要であ り、かつ全く複雑でないやり方で基板上にシリコ ン突起23の均一な分布が実現されるため、特に **耐摩耗性材料、すなわち突起23がシリコン基板** 中にうまく固着され、かつその角が丸いためにス タート/ストップ時に磁気ヘッドがディスクトを 引きずつて動くとき、磁気ヘッドの損傷が防止さ れるので、極めて有利と考えられる。

次に、本発明によって開示される方法の上記の 各実施例およびこうして製造される磁気ディスク をもう一度5つの例を参照しながら詳しく提示す る。

### 例 1

この例では、第1D図に示した磁気デイスクの 製造について説明する。シリコン・デイスクを表 面濃度が 1 cl 当りホウ素原子約1019個となるよう にホウ素でドープする。続いて、シリコン・デイ る。蒸着後、シリコン・デイスクを350℃で約20 分間焼きもどし、アルミニウム・スパイクを約 lumの高さに成長させる。アルミニウム膜とアル ミニウム・スパイクを陰極酸化する。陰極酸化 は、五ホウ酸アンモニウムのエチレングリコール 30 溶液(エチレングリコール100元につき五ホウ酸 アンモニウム17g) からなる溶中で実施する。酸 化中、構造を5ポルトから20ポルトまで連続的に 上昇する正確位に接続して電圧を印加する。ピス るエポキシ樹脂とY-Fe2Osからなる混合物をス ピン・コーテイングによつて基板に塗布する。統 いて、コーテイングを研摩し部分的に除去して酸 化アルミニウム・スパイクを露出させ少し研摩す る。

磁気デイスク表面に均一に分布する酸化アルミ ニウム・スパイクの密度は、100uniにつき1個 のオーダーであつた。こうして得られた磁気ディ スクは、秀れた耐摩耗性を示し、長時間使用後も

磁気デイスク表面に粒子は見られなかつた。 例 2

次に第2E図の概略断面図として示した磁気デ イスクの製造について説明する。配向方向が れた別の材料からなる薄いシリコン層として利用 5 (100)の単結晶性シリコン・デイスクに、シリコ ンを約1.2重量%含むAlSi層を約1µmの厚さに蒸 着させた。続いて、これをアルゴン中で450℃で 1時間焼きもどし、10分間以内で冷却した。この AISi層を次に硝酸とフッ化水素酸とリン酸を含 有利である。第4F図に示した磁気デイスクは、10 む酸混合物でエッチ・オフした。アルミニウムを エツチ・オフすると、比較的大きなシリコン・ピ ラミッドが現われた。このピラミッドは高さ1μm でなだらかな斜面を持つていた。シリコン・ピラ ミツドを含む基板に、ビスフェノールA-エピク 15 ロルヒドリンをベースとするエポキシ樹脂とアー Fe<sub>2</sub>O<sub>3</sub>からなる混合物をスピン・コーティングに よつて塗布し、硬化させ、シリコン・ピラミッド の上面が露出するまで研磨した。

こうして得られた磁気デイスクは、シリコン・ 20 ピラミッドがデイスク基板上に均一に分布してい た。長時間使用後も、シリコン粒子がディスク表 面に見られなかつた。とはいえ、磁気ディスクの 耐摩耗性はなお不充分であつた。これはシリコ ン・ピラミツドの数がなお不足し、スタート/ス スクを厚さ約500nmのアルミニウム膜で蒸着す 25 トップ時に磁気ヘッドがシリコン・ピラミッドに 連続的に接触しないためだと思われる。

#### 例 3

この例では、第3E図に概略断面図として示し た磁気デイスクの製造について説明する。

本例で使用した方法は、AISi層ではなくてま ず厚さ約0.85μmのアルミニウム層を、続いて厚 さ0.01µmのシリコン層を蒸着させる点のみが、 例2の方法と違つている。アルミニウム層とシリ コン層を除去すると、シリコン基板上にエピタキ フエノールA-エピクロルヒドリンをベースとす 35 シヤル成長した多数の小さなシリコン・ピラミツ ドが現われる。この例にもとづいて製造した磁気 デイスクの場合、シリコン・ピラミッドの頂点が 露出するまで研摩すると、薄くなりすぎまたシリ コン・ピラミッドの数が多すぎるため、得られた 40 デイスクはもはや仕様に合致しなかつた。しか し、この場合もシリコン・ピラミッドはデイスク 基板上に均一に分布していた。

#### 例 4

この例の方法は、アルミニウムとシリコンの塗

(8)

布の仕方のみが前2例と異なつている。まず厚さ 0.4µmのアルミニウム層を、続いて厚さ0.01µmの シリコン層を、最後に厚さ0.45mmのアルミニウ ム暦をシリコン基板に付着させた。この例で製造 ている。シリコン・ピラミッドの数は10º/ciiに 達し、ビラミッドは磁気デイスク<u>基板上</u>に均一に 分布し、ピラミッドの頂点が露出するまで研磨し た後の磁気層の高さは正しい高さ(約1µm)であ 間使用した後も磁気デイスク表面にシリコン粒子 は見られなかつた。

### 例 5

この例では、第4F図に概略断面図として示し た磁気デイスクの製造について説明する。P-ド 15 つた。 ープされたシリコン・ディスク基板を1cd当り 1019原子(表面濃度)のヒ素ドーピングでブラン ケツト付着させた。深さlμmの所でのヒ素濃度は 1 cd当り約10<sup>17</sup>原子であつた。ドーピングはイオ ン注入によつてブランケットで実施した。ヒ素で 20 ドープされた層の表面の厚さ約2.5µmのポリイミ ド層で被覆した。ポリイミド層にエネルギが約 10MeVのキャノン・イオンを 1 cli当り105イオン の量で衝突させた。続いてポリイミドを約2モル のKoH溶液にさらし、直径約0.5~1µmの連続溝 25 をエッチした。次に溝のついたポリイミド層を注 入マスクとして使つて、シリコン基板中にエネル ギが約130KeVのホウ素イオンを 1 dd当り1016原 子の量で注入した。次の工程段階では、約2モル のKoH溶液でさらにエッチして、ポリイミド層 30 ミニウム・スパイク、4…酸化アルミニウム層、 を完全に除去した。続いて900℃で焼きもどしを 行い、注入されたホウ素を再分配させた。次にシ リコン・デイスク基板を熱エチレンジアミンピロ カテコール溶液(エチレンジアミン10重量部に対 してピロカテコール 1部) 中でエッチして、ヒ素 35

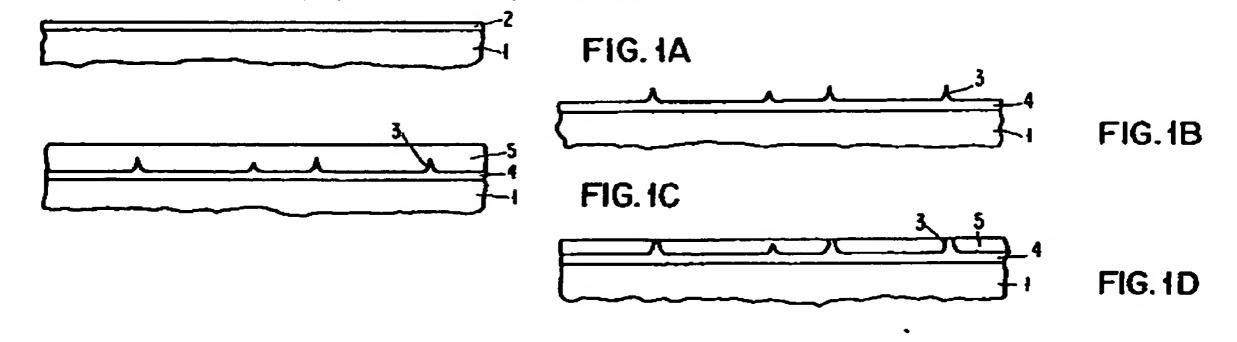
でドープされた領域を完全に除去した。注入され たホウ素の再分布で生成したP\*領域は、斜面が 丸くなつた以外はエッチされないまま残り、シリ コン・デイスク基板上に均一に分布した突起のマ した磁気デイスクは、あらゆる点で要件を充たし 5 トリックスとなつた。突起は高さ約 $1\mu$ mで、1 cd当り突起約10°個の密度であつた。こうして形成 されたシリコン・デイスク基板に、ピスフエノー ルA-エピクロルヒドリンをベースとするエポキ シ樹脂とYーFe<sub>2</sub>O<sub>2</sub>の混合物をスピン・コーテイ り、磁気デイスクの耐摩耗性は秀れており、長時 10 ングによつて塗布し、続いてこの層がシリコン突 起の上面と同一平面上になるまで研磨した。

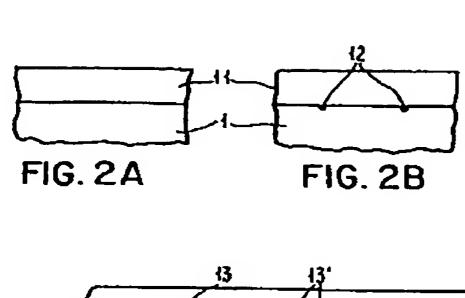
> こうして製造したデイスクは、すぐれた耐摩耗 性をもち完全に平滑な表面を備え、長時間使用後 も磁気デイスク表面にシリコン粒子が見られなか

#### 図面の簡単な説明

第1A図及至第1D図は、本発明によつて開示 される方法の第1実施列にもとづく様々な製造段 階における、本発明にもとづく構造の第1実施例 の一部分の概略断面図、第2A図乃至第2E図お よび第3A図乃至第3E図は、それぞれ本発明に よつて開示される方法の第2および第3の実施例 にもとづく様々な製造段階における、本発明にも とづく構造の第2の実施例の一部分の観略断面図 および透視図、第4A図乃至第4F図は、本発明 によって開示される方法の第4の実施例にもとづ く様々な製造段階における、本発明にもとづく構 造の第3の実施例の一部分の概略断面図である。

1…基本、2…アルミニウム層、3…酸化アル 5…パインダ、6…アルミニウム層、7…シリコ ン層、13…シリコン・ピラミツド、18…絶縁 材料層、19…重イオン、20…トラック、23 …シリコン突起。





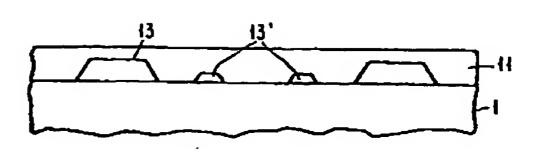


FIG.2C

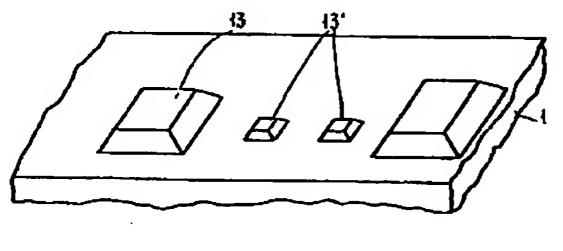


FIG. 2D

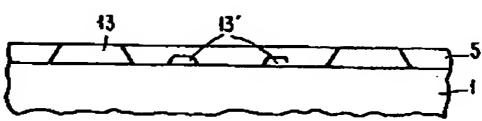


FIG. 2E

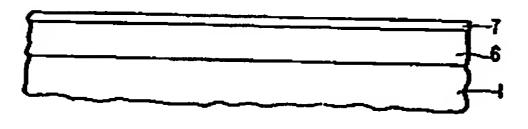


FIG. 3A

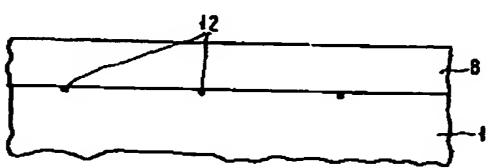


FIG. 3B

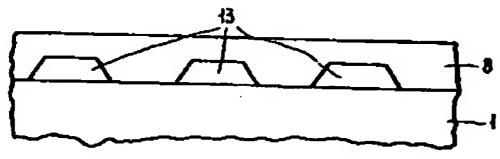


FIG. 3C

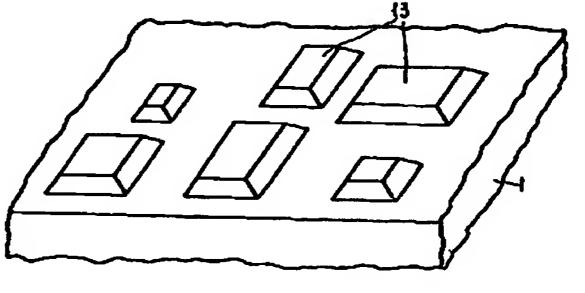


FIG. 3D

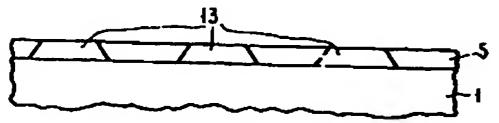


FIG. 3E

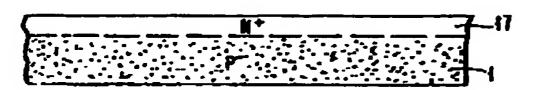


FIG. 4A

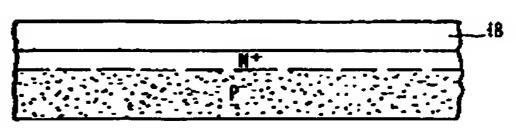


FIG. 4B

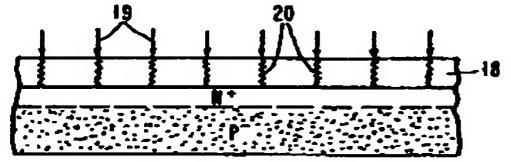


FIG. 4C

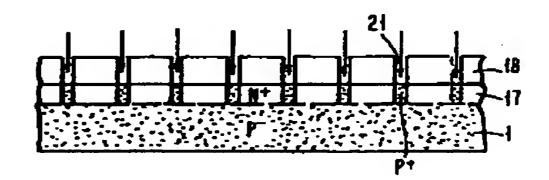


FIG. 4D

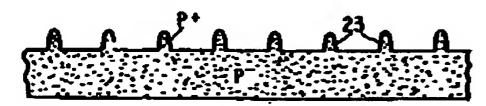


FIG. 4E

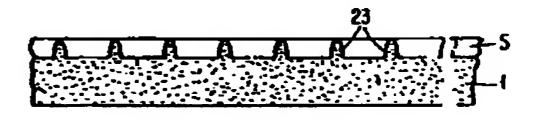


FIG. 4F